

## Rozvojové projekty v regionálnom školstve pre rok 2015

Projekt grafických systémov  
v odbornom vzdelávaní a príprave pre rok 2015

### POUŽITIE GENERÁTORA SLOV A LOGICKÉHO ANALYZÁTORA

#### CIEĽ HODINY :

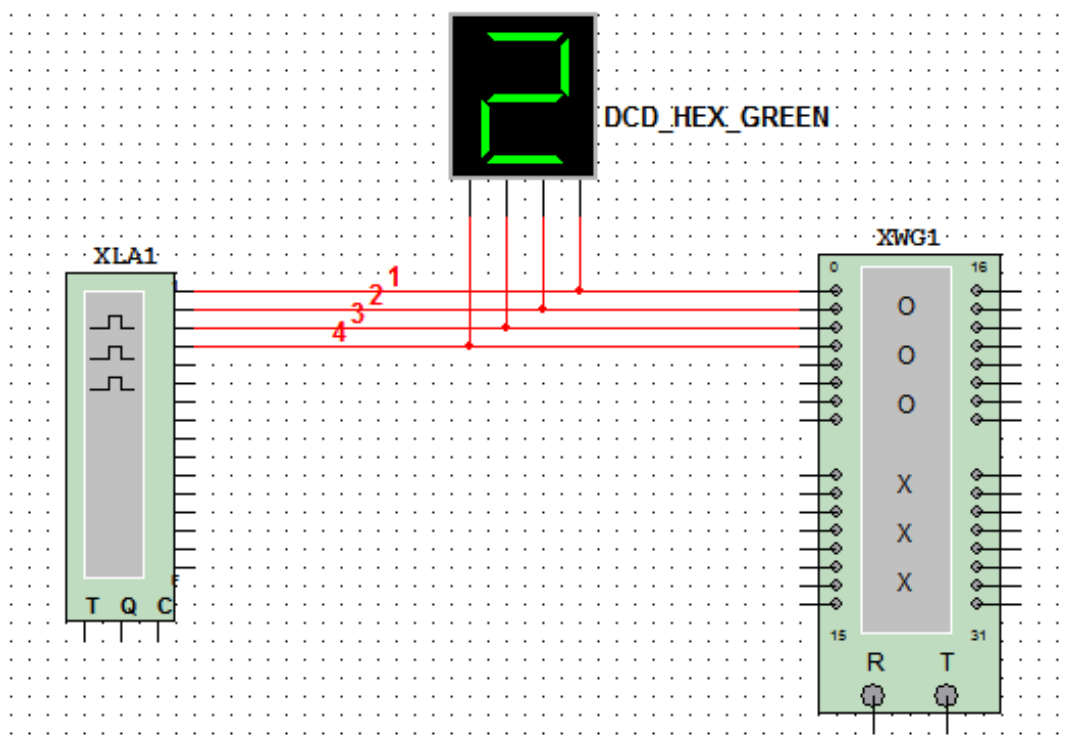
1. Overenie funkcie generátora slov.
2. Overenie funkcie logického analyzátora.

**MERANÝ OBJEKT :** DCD\_HEX\_GREEN displej

#### DANÁ ÚLOHA:

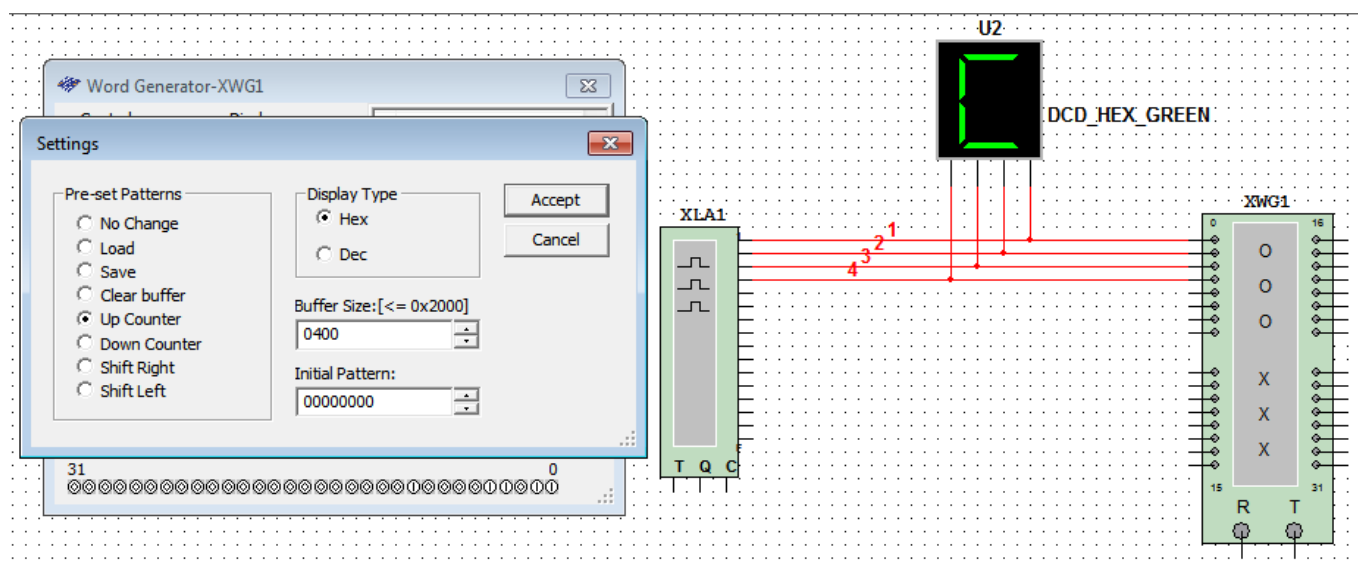
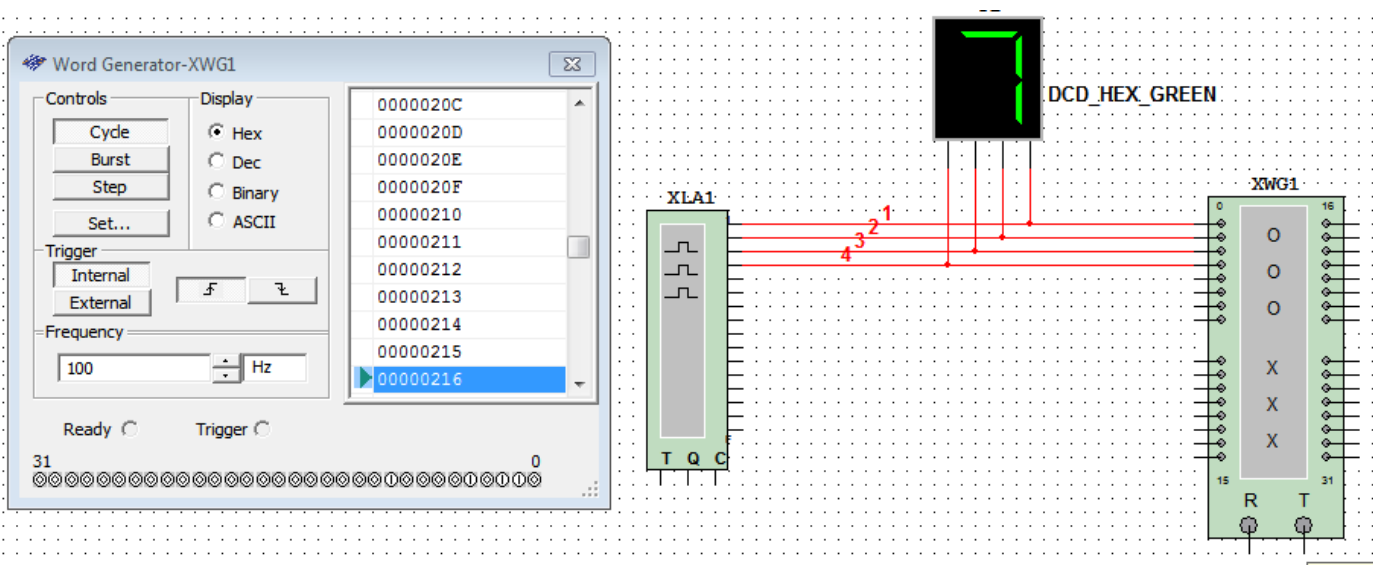
1. Nakreslite schému zapojenia pre overenie funkcií Generátora slov a Logického analyzátora v programe MULTISIM.
2. Overte pomocou displeja DCD\_HEX\_GREEN funkčnosť Generátora slov a Logického analyzátora v programe MULTISIM.

#### SCHÉMA ZAPOJENIA MERACIEHO OBVODU:



## POSTUP PRI MERANÍ : PODĽA PRINTSCREENOV

### NASTAVENIE PARAMETROV GENERÁTORA SLOV:



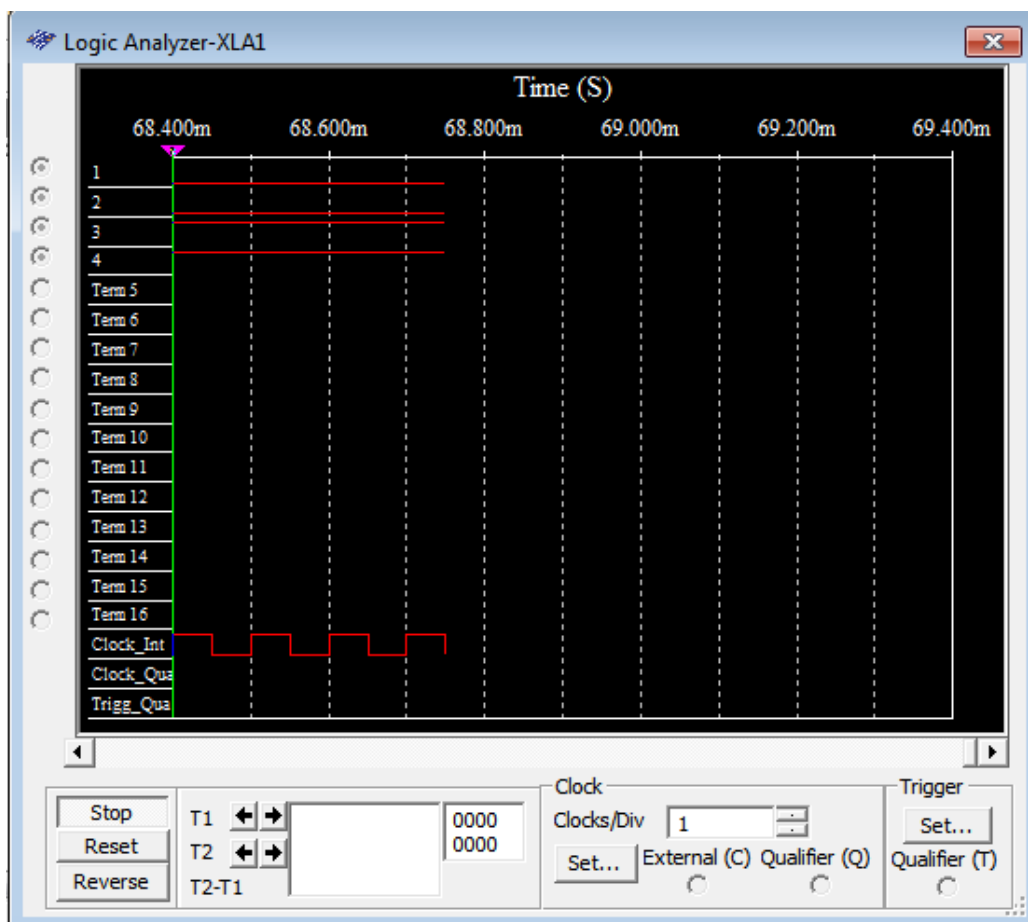
### NASLEDUJE SPUSTENIE SIMULÁCIE

NA DISPLEJI VIDÍME V CYKLE MENIACE SA ZNAKY

### TEORETICKÝ ROZBOR:

**GENERÁTOR SLOV** – je určený na formovanie skupín digitálnych signálov (slov). Je schopný generovať slovo od 00000000 do FFFFFFFF v hexadecimálnom kóde (od 0 do 4294967295 v desiatkovej sústave)

**LOGICKÝ ANALYZÁTOR** – slúži na názornú demonštráciu a meranie parametrov digitálnych signálov. umožňuje rýchle sledovanie logických stavov a časovú analýzu signálov:



**VYHODNOTENIE :**